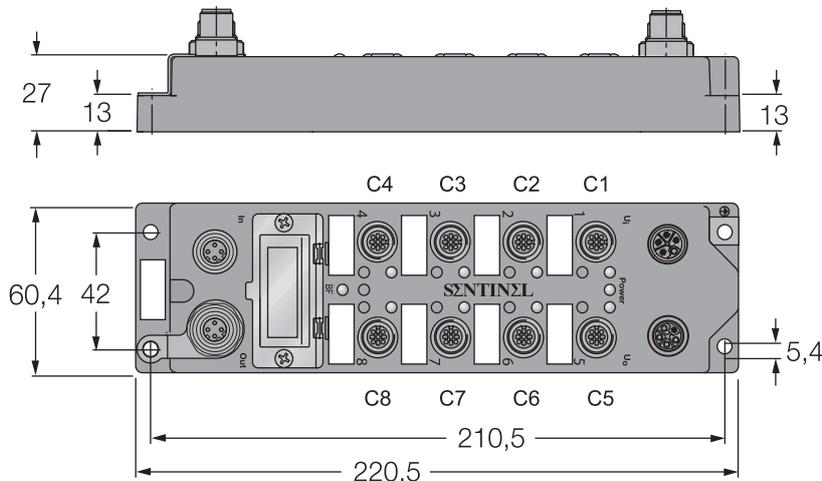


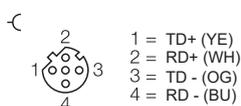
16通道PNP输入 自适应
 16通道0.5A PNP输出 自适应
 ELPN-16SAP-L001



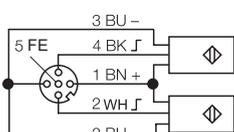
- Profinet I/O从站
- 内置以太网交换机
- 支持100Base-TX
- 双路D码M12以太网总线接口
- 高强度塑料外壳
- 抗冲击抗震动
- 电子电路树脂密封
- 铜镀镍金属连接器
- 具有IP67高防护等级

型号	ELPN-16SAP-L001
工作/负载电压	24VDC ± 10%
模块工作电流(U _B)	< 200mA
负载I/O供电电流(U _L)	推荐大于8A
输出	
输出点数	16
输出方式	PNP 即控制24V输出开/关
输出电流	0.5A 最大1A(注: C1-C4总电流不得超过4A; C5-C8总电流不得超过4A)
输出保护方式	过载保护、过热保护
输出保护反应时间	约20ms
开关频率	100HZ
输出压降	约0.6V
隔离方式	光耦隔离
输入	
输入点数	16
输入方式	PNP(高电平有效)
输入阻抗	约3KΩ
输入额定电流	约7mA
输入延时	3ms
开关阈值	2mA/4mA
隔离方式	光耦隔离
通信接口	
接口数量	2
传输方式	100Base-TX
自动协商机制	支持
自动交叉翻转	支持
最大传输速率	100Mbit/s
工作温度	-20-55 °C

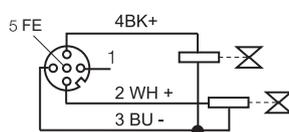
总线连接器 M12



输入信号连接器 M12



输出信号连接器 M12

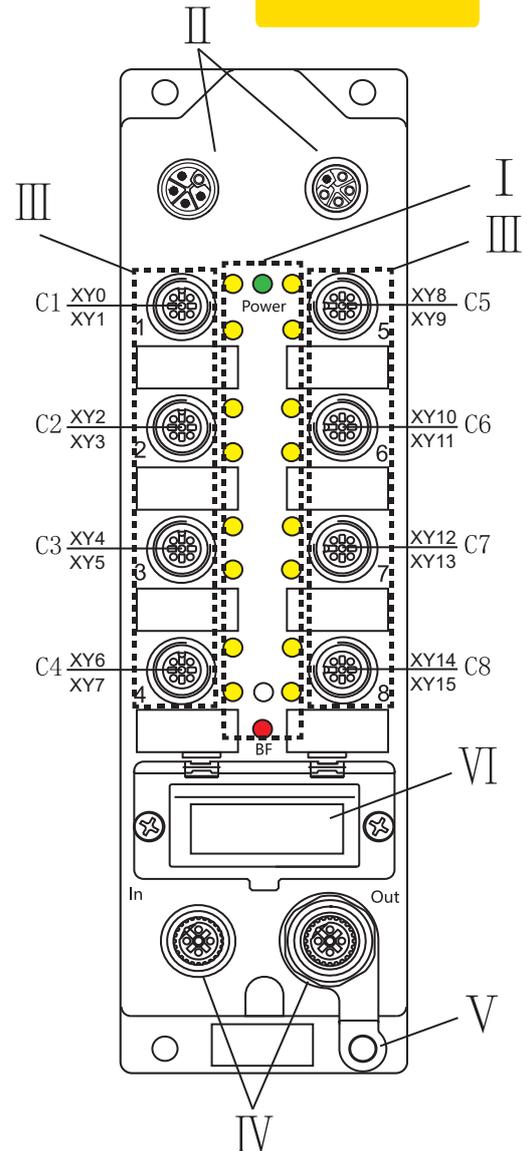


电源供电连接器 L-coded



注: U_B为模块电源, U_L为负载电源;

区号	项目	描述	
I	模块指示灯 LEDs	LED 名称	详细介绍
		Power	绿色灯: 亮: 模块 Ub 电源正常 灭: 模块电源断开
		BF	红色灯: 亮 : 没有连接状态; 闪烁: 连接状态正常, 没有与 profinet I/O controller 建立通讯连接; 灭 : 已经与 profinet I/O controller 建立正常通讯连接;
		XY0 to XY15	黄色灯: 亮: 代表输入或输出开启 灭: 输入或输出关闭 (X 代表输入; Y 代表输出;)
II	电源输入输出	Ui (左边端口): 电源输入, L-coded、5 针公头 Uo (右边端口): 电源输出, L-coded、5 孔母头	
III	I/O 负载连接端子	M12 A-code、5 孔母头 图中 C*代表哪个端口, X*代表输入端口中的第*位或者 Y*代表输出端口中第*位 例如: C1 $\frac{XY0}{XY1}$ 代表该端口C1为输入输出自适应, 端口第4孔对应XY0, 代表第0位; 第2孔对应XY1, 代表第1位;	
IV	总线输入输出	In(左边接插件): Profinet 总线输入, M12 D-Code、5 孔母头 Out (右边接插件): Profinet 总线输出, M12 D-Code、5 孔母头	
V	PE	功能接地点	
VI	网络状态指示灯	LINK1	总线端口 In 绿色灯: 亮: 此端口建立物理连接; 灭: 此端口没有可用的连接
		ACT1	总线端口 In 黄色灯: 亮: 此端口有数据进行交换; 灭: 此端口没有数据交换;
		LINK2	总线端口 Out 绿色灯: 亮: 此端口建立物理连接; 灭: 此端口没有可用的连接
		ACT2	总线端口 Out 黄色灯: 亮: 此端口有数据进行交换; 灭: 此端口没有数据交换;



工作机制:

该模块为自适应模块, 输入、输出功能无需配置, 只需要硬件实现输入、输出接法后, 操作对应的输入、输出点即可。比如:

当模块作为输入使用时, 硬件接入输入信号后, 则直接操作该对应输入点即可, 此时不要去操作该点对应的输出点。

当模块作为输出使用时, 如果输出点置位时, 与之相对应的输入点也会有信号输入, 可将此输入点作为输出的反馈信号使用。

注: C*P*代表某端口的第几孔;例如: C2P2代表C2端口的第2孔; X*代表整个16位输入数据的第几位, 例如: X0代表输入数据的第0位; Y*代表整个16位输出数据的第几位, 例如: Y8代表输出的16位数据中的第8位;

	BYTE	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Inputs	0	X7 C4P2	X6 C4P4	X5 C3P2	X4 C3P4	X3 C2P2	X2 C2P4	X1 C1P2	X0 C1P4
Inputs	1	X15 C8P2	X14 C8P4	X13 C7P2	X12 C7P4	X11 C6P2	X10 C6P4	X9 C5P2	X8 C5P4

	BYTE	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Outputs	0	Y7 C4P2	Y6 C4P4	Y5 C3P2	Y4 C3P4	Y3 C2P2	Y2 C2P4	Y1 C1P2	Y0 C1P4
Outputs	1	Y15 C8P2	Y14 C8P4	Y13 C7P2	Y12 C7P4	Y11 C6P2	Y10 C6P4	Y9 C5P2	Y8 C5P4